
Fabrice Derepas

37 ans.

fabrice.derepas@polytechnique.org

16, rue Racine
78000 Versailles
Tél: 06 08 35 78 76

Expériences

- depuis 2003 *Commissariat à l'Énergie Atomique* www.cea.fr
Chef du département Ingénierie des Logiciels et Systèmes depuis Janvier 2010
Responsable de l'équilibre budgétaire.
Encadrement d'une équipe de 80 personnes.
Responsable des programmes Systèmes Embarqués (11/2008-12/2009)
Définition des orientations des programmes Systèmes Embarqués,
Arbitrage des choix d'évolution de la ligne programme,
Promotion des laboratoires, établissement des contacts avec les clients,
Montage des projets transverses comprenant plusieurs laboratoires.
Chef du laboratoire pour la sûreté du logiciel (01/2006-10/2008)
Définition des objectifs techniques de la R&D du laboratoire,
Organisation et gestion du plan de charge,
Promotion du laboratoire, recherche de financements extérieurs,
Établissement de contacts avec les clients potentiels.
Encadrement d'une équipe de 25 personnes.
Ingénieur chercheur (04/2003-12/2005)
Conception et réalisation d'outils logiciels innovants permettant de valider des architectures matérielles.
- 01/2003 - *Edatis Marketing direct en ligne* www.edatis.com
04/2003 **Directeur Informatique** équipe de 7 personnes.
Rationalisation des moyens de productions, définition des procédures d'interventions, direction des projets de développements.
- 06/2002 - *PriceWaterhouseCoopers Consulting* www.ibm.com/services
12/2002 **Consultant Senior**
Analyse et spécifications de fusion de systèmes d'informations, bancaires orientés Web.
- 11/2001 - *Lynx Éditeur Logiciel* www.lynxonline.com
05/2002 **Directeur R&D** équipe de 4 personnes.
Re-crée le produit phare de la société en se basant sur les nouvelles technologies par composants J2EE et .NET.
- 1997-2001 *Nortel Networks* www.nortel.com
Architecte et développeur Web (1998-2001)
Conception et réalisation d'un site Web à l'aide des technologies Java et XML, création de composants réutilisables à base de servlets et de JSP.
Conception, réalisation et maintenance d'un site Web avec base de données, pages dynamiques et moteur de recherche. 100 000 accès mensuels.
Architecte Système (1999-2001)
Décider et planifier l'introduction des nouvelles caractéristiques du produit.
Assurer la cohérence du développement logiciel – groupe de 150 personnes.
Mettre en œuvre des méthodes formelles.
Améliorer des protocoles de tolérance aux pannes.

Designer logiciel (1998-1999)

Développements de logiciels dans un cadre distribué temps réel.

Ingénieur traitement du signal (1997) - 6 mois en CDD

Normalisation du standard UMTS.

1997 **Ingénieur d'études** *Bouygues Telecom* 4 mois.

Conception et réalisation d'un modèle prédictif à court terme, de type *Data Mining* pour les impayés des petites et moyennes entreprises.

1996 Stage *AT&T Bell-Labs*, États-Unis, 4 mois. **Anglais courant.**

Implémentation d'algorithmes utilisés en téléphonie GSM.

Enseignement

2004 - 2008 Cours de **Conception de Systèmes Matériels et Logiciels** en 2^e année de Master à la chaire École Polytechnique - Thales.

2004 - 2008 Cours de **Java Avancé** en 2^e année de Master à l'Epita
www.masters.epita.fr

1996 - 1998 Mise au point de Travaux Dirigés d'informatique en classe préparatoire MP*.

1994 - 1996 Interrogations orales de mathématiques en classes préparatoires.

Formation

1998 - 2001 **Doctorat d'informatique** à l'Université Denis Diderot Paris 7.

Améliorations de méthodes formelles et de protocoles distribués.

1996 - 1997 Diplôme d'Études Approfondies en Algorithmique de l'École Polytechnique.

1993 - 1996 **École Polytechnique.** Majeure informatique en première et en deuxième année.
Service National en tant que chef de section à l'instruction.

1990 - 1993 Classes préparatoires : mathématiques supérieures et spéciales M'.

1990 Baccalauréat série C.

Langages

Maîtrise : C, C++, Technologies Java, PHP, SQL,
assembleur SPARC. Programmation de FPGA. Administration Unix.